

Силабус навчальної дисципліни
Фронтенд розробка для мікропроцесорних систем

№	Назва поля	Детальний контент, коментарі
1.	Назва факультету	ІРТЗІ
2.	Рівень вищої освіти	Магістерський
3.	Код і назва спеціальності	171 Електроніка
4.	Тип і назва освітньої програми	ОНП
5.	Код і назва дисципліни (інформація з ЦІСТ)	Розробка мікропроцесорних пристроїв розумного дому
6.	Кількість ЄКТС кредитів	4
7.	Структура дисципліни (розподіл за видами та годинами навчання)	4 кредити ECTS: 16 год. – 8 лк, 6 год. – 3 пз, 8 год. – 2 лб, 6 год. – 3 конс, 84 год. – самостійна робота, вид контролю: залік.
8.	Графік (терміни) вивчення дисципліни	1-й рік, 2 семестр.
9.	Передумови для навчання за дисципліною	–
10.	Анотація (зміст) дисципліни	Вибіркова дисципліна базової (професійної) підготовки, такі змістовні модулі: Розробка web сторінок з використанням HTML 5. Розробка Java Script.
11.	Компетентності, знання, вміння, розуміння, якими оволодіє здобувач вищої освіти в процесі навчання	- Здатність використовувати інформаційні, комп'ютерні і мультимедійні технології, методи моделювання, інтелектуалізації, штучного інтелекту, експериментальні методи для дослідження та аналізу процесів в електронних компонентах, пристроях і системах.; - Здатність до розв'язання задач обробки та відображення інформації в сучасних електронних пристроях і системах..
12.	Результати навчання здобувача вищої освіти	- Реалізовувати проекти модернізації виробництва і технологій у сфері електроніки, впровадження новітніх інформаційних, комунікаційних та мультимедійних технологій; - Здійснювати інформаційний та науковий пошук з використанням наукової, технічної та довідкової літератури, баз даних і знань, інших джерел інформації.; критично осмислювати та інтерпретувати наявні знання та дані, формувати напрями досліджень і розробок з урахуванням вітчизняного й закордонного досвіду..
13.	Система оцінювання відповідно до кожного завдання для складання заліку/екзамену	Для отримання позитивної оцінки з РМП студенти повинні засвоїти два основних розділи цього курсу: структура web сторінок та основи їх створення з використанням HTML 5.0; створення та використання елементів керування на web сторінці; використання CSS файлів та їх створення; основи створення Java Script (JS) для реалізації обробки даних у середині web сторінки; реалізація GET запитів до серверу з використанням JS та динамічне оновлення інформації на сторінці; реалізація POST запитів до серверу з використанням JS та

		<p>передавання користувацьких даних на сервер; обмін файлами та мультимедійною інформацією між сервером та клієнтом.</p> <p>Студенти повинні відпрацювати та захистити лабораторні роботи та практичні заняття.</p> <p>Залік оцінюється рейтинговою оцінкою, яка визначається як кількість балів, отриманих студентом протягом семестру за 100-бальною шкалою.</p>
14.	Якість освітнього процесу	<p>Дотримання принципів академічної доброчесності http://lib.nure.ua/plagiat, https://nure.ua/branch/akademichna-dobrochesnist-ta-zabezpechennja-jakosti-osviti. Розробка робочої програми дисципліни – 2024 р. Лабораторний практикум забезпечено сучасними ПК та використовується сучасне програмне забезпечення: Microsoft Visual Studio Community.</p>
15.	Методичне забезпечення	<p>Комплекс навчально-методичного забезпечення навчальної дисципліни "Фронтенд розробка для мікропроцесорних систем" підготовки магістрів, спеціальність 117 - Електроніка [Електронний ресурс] : освітньої програми "Інженерія мікропроцесорних систем" / ХНУРЕ ; розроб.: О. В. Зубков. – Харків, 2024. – 427 с.</p>
16.	Розробник силабусу (посада, ПІБ, ел. пошта)	<p>О.В.Зубков, доц. каф. МТС, к.т.н., доцент, oleh.zubkov@nure.ua</p>